



هفتمین کنفرانس شبکه های توزع نیروی برق

انجمن مهندسین برق و الکترونیک ایران



نوع پذیرش: ارائه

کد مقاله: DNEC134

کاهش اضافه ولتاژهای ناشی از کلیدزنی خازن در شبکه های توزيع

سasan گرجانی
دانشگاه صنعتی امیرکبیر

سید حسین حسینیان
دانشگاه صنعتی امیرکبیر

کلمات کلیدی: کیفیت توان، بانکهای خازنی، برقگیر، کلیدزنی همزمان، فیلتر

استفاده گسترده از مسائل الکترونیکی، هر حادثه ای در شبکه قدرت ممکن است باعث بروز قطعی در یک تجهیزه حساس واز کار افتادن یک سیستم صنعتی و در نتیجه بروز خسارات فراوانی گردد [۷]. آمار نشان می دهد میزان بارهای الکترونیکی از ۲۰٪/(در سال ۱۹۸۵) به ۵۰٪/تا ۶۰٪/(در سال ۲۰۰۰) افزایش داشته اند. این افزایش اهمیت بهبود کیفیت توان ارائه شده به مصرف کننده را نشان می دهد [۲].

برای بهبود کیفیت توان، باید منابع مربوط به اغتشاشات را شناخت تا توان آنها را کنترل کرد. عواملی که می توانند برروی کیفیت توان تاثیر بگذارند عبارتند از [۴]

- (۱) برقدار کردن بانکهای خازنی
- (۲) راه اندازی موتورهای الکتریکی
- (۳) برقدار کردن ترانسفورماتور
- (۴) برقدار کردن خط
- (۵) عملکرد مبدل ها
- (۶) اتصال کوتاه مستقیم

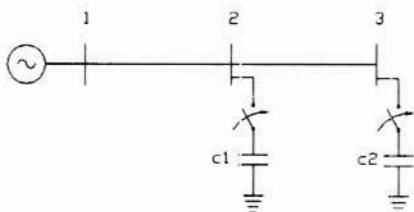
خلاصه:
در این مقاله تاثیر عملکرد بانکهای خازنی برروی ولتاژ شبکه بررسی می گردد. این بررسی شامل مطالعه حالت گذراي ناشی از کلیدزنی بانکهای خازنی می باشد. به کمک این مطالعه تاثیر نامطلوب کلیدزنی بانک های خازنی بر تجهیزات الکترونیکی مورد بررسی قرار می گیرد و سه راه حل برای این مشکل ارائه می گردد.

۱- مقدمه:

مطالعه مسائل کیفیت توان در سالهای اخیر به دلیل گسترش استفاده از تجهیزات الکترونیکی حساس، به موضوع مهمی در صنعت برق تبدیل شده است. در سالهای گذشته اغتشاشات، قطعی های کوتاه مدت در ولتاژ، و سایر مسائل کیفیت توان در مقایسه با سالهای اخیر، که از تجهیزات حساس به ولتاژ استفاده فراوانی می شود اهمیت چندانی نداشت. امروزه به دلیل

شبیه‌سازی‌های این مقاله با نرم‌افزار EMTP انجام گرفته است.

همانطور که از شکل (۲) مشخص است میزان اضافه ولتاژ در این شبکه در بس ۲ از $1/4$ پریونیت تجاوز نمی‌کند.



شکل (۱)-شبکه نمونه

همچنین در این نوع کلیدزنی پله ولتاژ از صفر عبور نمی‌کند و این عبارت دیگر پلازموئیت ولتاژ در لحظه کلیدزنی تغییر نمی‌کند [۲].

جدول (۱)-اطلاعات شبکه شکل (۱)

مشخصات خط:

شاره خط	۱	۲
شاره باس	۱	۲
شاره باس	۲	۳
$R_s (\Omega)$	۰/۷۱	۰/۷۱
$L_s (mH)$	۱۱/۸۵۷	۱۱/۸۵۷
$R_0 (\Omega)$	۰/۰۵	۰/۰۵
$L_0 (mH)$	۸/۹۸	۸/۹۸
$Z_c (\Omega)$	۴۰۰	نسبتاً بزرگ

مشخصات خازن:

	C_1	C_2
$C(\mu F)$	۲/۰۱	۲/۰۱

مشخصات منع:

$V_{L-L} (v)$	۲۰۰۰
(f(Hz))	۵۰

۷) اتصال کوتاه با مقاومت جرقه

۸) رفع خطأ

۹) پدیده فروزنده خازنی در شبکه های قدرت

امروزه بانکهای خازنی در شبکه های قدرت دارای استفاده فراوانی هستند و برای جبرانسازی توان راکتیو، بهبود ولتاژ سیستم و همچنین آزاد سازی ظرفیت خطوط و ترانسفورماتورها بهترین راه حل می‌باشد. عملده مسائل کیفیت توان ناشی از بکار گیری خازن به گذراهای پدید آمده از کلیدزنی خازن مربوط می‌شود [۳].

۲-کلیدزنی خازن:

ورودو خروج بانکهای خازنی از متدالترین کارهایی است که روزانه در سیستم‌های قدرت انجام می‌شود. این عمل باعث بروز گذراهای در ولتاژ و جریان سیستم قدرت می‌شود. در لحظه کلیدزنی، به دلیل اینکه ولتاژ خازن نمی‌تواند بصورت آنسی تغییر کندیک تغییر سریع در ولتاژ باس رخ می‌دهد که میزان تغییر به شارژ اولیه خازن بستگی دارد. این تغییر ولتاژ پس از چند نوسان رفع می‌گردد [۶].

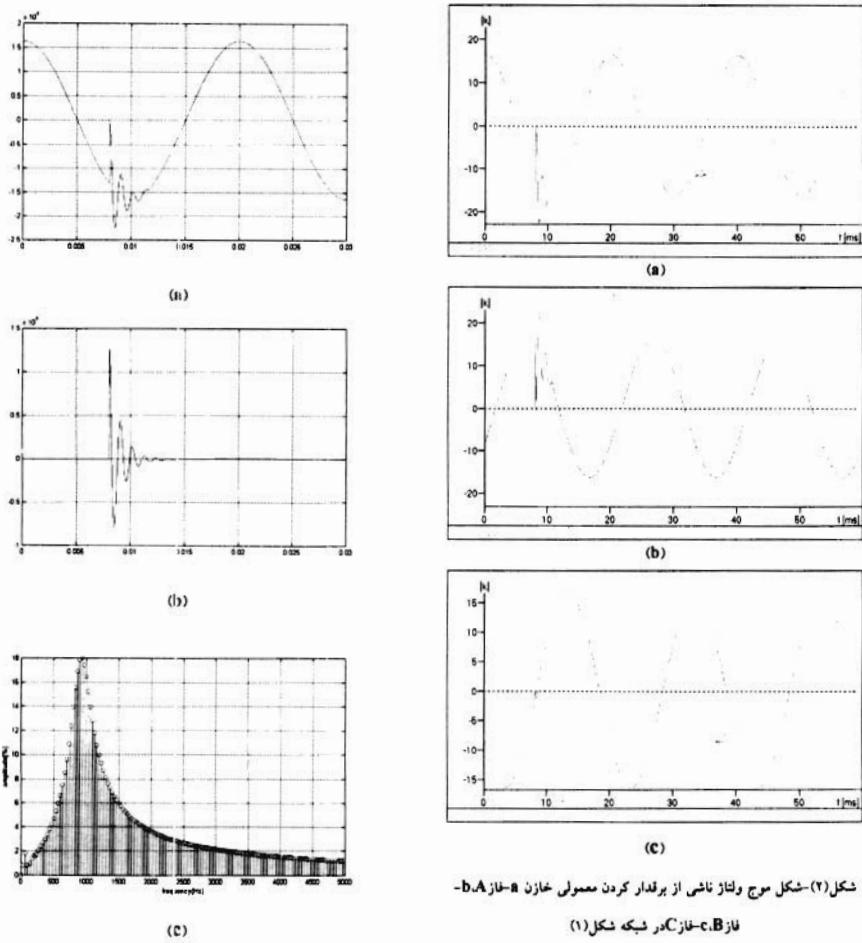
کلیدزنی خازن را می‌توان به دو دسته تقسیم کرد: [۲]

۱-کلیدزنی معمولی بانکهای خازنی

۲-کلیدزنی بانکهای خازنی پشت به پشت (Back to Back)

۱-۱-کلیدزنی معمولی بانکهای خازنی

در این نوع کلیدزنی هیچ بانک خازنی برقدار در نزدیکی بانک خازنی که باید کلیدزنی شود وجود ندارد. در شکل (۱) یک شبکه نمونه نشان داده شده است که شکل موج ولتاژ در باس ۲ به هنگام کلیدزنی خازن C_1 شبیه‌سازی شده است. نتایج شبیه‌سازی در شکل (۲) آورده شده است. اطلاعات شبکه نیز در جدول (۱) وجود دارد. شبیه‌سازی فوق و بقیه



شکل (۲)-شکل موج ولتاژ ناشی از برقدار کردن معمولی خازن **a**-خازن **b**-خازن **c** در شبکه شکل (۱)

شکل (۳)-شکل موج ولتاژ ناشی از کلیدزنی خازن **b**-شکل موج بدست

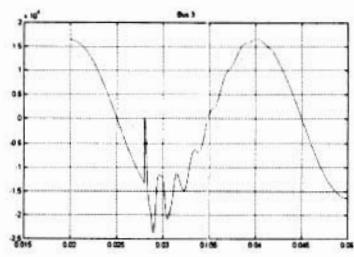
آمده از جدا کردن فرکانس اصلی شبکه از شکل موج (a)-
فوریه شکل موج نشت (b) که پانگر فرکانس نوسانات می باشد

۲-۲-برقدار کردن بانکهای خازنی پشت به پشت:
برقدار کردن پشت به پشت بانکهای خازنی زمانی اتفاق می افتد که بسی بانک خازنی در نزدیکی یک بانک خازنی دیگر که برقدار است کلیدزنی شود. شکل موج ولتاژ باس ۳ که ناشی از این نوع برقدار کردن خازن می باشد در شکل (۴) نشان داده است که در آن خازن C_2 پس از بسته شدن خازن C_1 بسته می شود. از

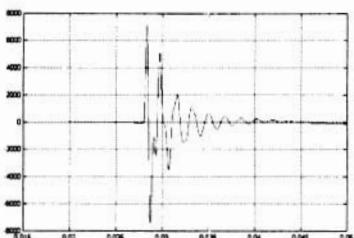
برای بدست آوردن فرکانس نوسانات ناشی از کلیدزنی خازن، لازم است که شکل موج اغتشاش ناشی از کلیدزنی خازن از شکل موج اصلی ولتاژ جدا شود. با توجه به تبدیل فوریه سریع سیگنال که در شکل (۳) نشان داده شده فرکانس غالب نوسان در این نوع کلیدزنی ۹۳۰ هرتز است.

اصلی ولتاژ جدا شده و از آن تبدیل فوریه سریع گرفته شده است. همانطورکه از شکل (۵) مشخص است فرکانس غالب این نوع کلیدزنی بدلیل اینکه یک خازن برقدار دیگر در شبکه وجود دارد با فرکانس نوسانات نوع اول کلیدزنی خازن متفاوت است.

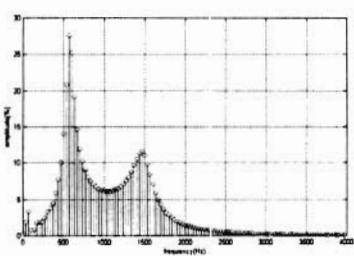
این شکل مشخص است میزان اضافه ولتاژ در این نوع کلیدزنی از $1/5$ پریونیت تجاوز نمی‌کند. همچنین شکل موج ولتاژی هنگام کلیدزنی خارج تغییر پلاریته نمی‌دهد(با فرض اینکه شارژ اولیه خازن صفر باشد). [۲]



(a)

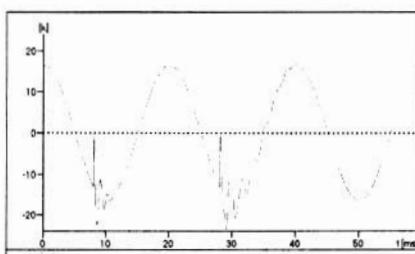


(b)

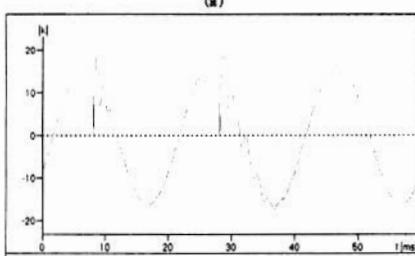


(c)

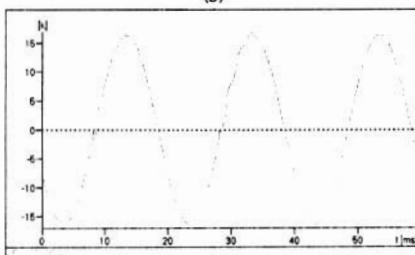
شکل (۵)-a-شکل موج ولتاژ باس ۳ از برقدار کردن خازن متصل در باس ۳ در حالیکه خازن C_1 برقدار است. b-شکل موج بدست آمده از جدا کردن فرکانس اصلی شبکه از شکل موج (a)-تبدیل فوریه شکل موج کلیدزنی نیز شکل موج اختشاش از شکل موج



(a)



(b)



(c)

شکل (۶)-شکل موج ولتاژ باس ۳ از برقدار کردن خازن متصل در باس ۳ در حالیکه خازن C_1 برقدار است. a-خازن C_1 برقدار است. b-خازن C_1 برقدار نمی‌باشد

شکل (۱)

برای استخراج فرکانس نوسانات در این نوع کلیدزنی نیز شکل موج اختشاش از شکل موج

۳-اثرات کلیدزنی خازن بر روی مصرف کننده‌ها

گذرهای ناشی از کلیدزنی خازن معمولاً در طرف تولید کننده اهمیت چندانی ندارد اما همانطور که در شکلهای (۳) و (۵) نشان داده شد بدلیل پائین بودن فرکانس، این اضافه ولتاژهای گذرا از ترانسفورماتور کاوهنده به طرف مصرف کننده منتقل می‌شوند و ممکن است بصورت ولتاژهایی بدامنه بزرگ در طرف مصرف کننده ظاهر شوند.

این اضافه ولتاژهای گذرا می‌قوانند باعث ایجاد قطعی (بسته به دامنه اضافه ولتاژ) در مصرف کننده‌گانی شوند که از عناصر الکترونیک قدرت و کنترل کننده‌های دور موتور استفاده می‌کنند. این مشکل از تغییر ولتاژ بسیار dc که اینورتر مربوطه از آن تغذیه می‌شود ناشی می‌گردد. زمانی که ولتاژ بسیار dc از میزان معینی بالاتر رود و سیله حفاظتی باعث قطع شدن موتور می‌گردد [۳].

۴-راههای کاهش اضافه ولتاژهای ناشی از کلیدزنی خازن :

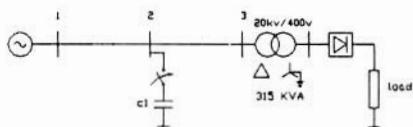
همانطور که نشان داده شد برقدار کردن خازن‌ها باعث بروز اضافه ولتاژهایی در شبکه می‌گردد که در ذیل سه روش برای کاهش این اضافه ولتاژها اشاره و بررسی می‌گردد. این سه روش عبارتند از:

۱-استفاده از برقگیر

۲-استفاده از کلیدزنی همزمان با نکهای خازنی

۳-استفاده از فیلتر به جای خازن جبرانساز برای بررسی هر کدام از روش‌های فوق از شبکه نمونه شکل (۱) استفاده شده است. به این شبکه یک ترانسفورماتور $20\text{kV}/400\text{V}$ اضافه شده است و دو نوع بار بصورت مجزا به خروجی این ترانسفورماتور متصل و اثرات کلیدزنی خازن بر روی آنها و همچنین تأثیر هر کدام از

سه روش بالا بر روی اضافه ولتاژهای بوجود آمده در ولتاژ هر مصرف کننده به هنگام کلیدزنی خازن نشان داده شده است. این شبکه در شکل (۶) آورده شده است.



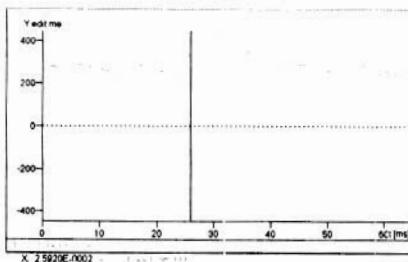
شکل (۶)-شبکه نوزیع نمونه برای بررسی اثرات ناشی از کلیدزنی خازن بر ولتاژ مصرف کننده.

بدلیل اینکه یکسوساز تمام موج تکفساز در اغلب لوازم الکترونیکی استفاده می‌شود این یکسوساز با یک بار RL به عنوان بار نمونه اول انتخاب شده است. همچنین یکسوساز تمام موج سه فاز نیز بدلیل اینکه برای تغذیه اینورترهای کنترل کننده دور موتور که امروزه در صنعت کاربردهای فراوانی دارند استفاده می‌شود به عنوان بار نمونه دوم انتخاب شده است. مشخصات این دو نوع بار و ترانسفورماتور کاوهنده در جدول (۲) آورده شده است.

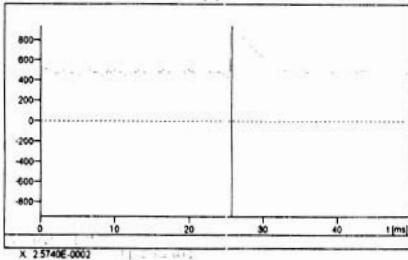
جدول (۲)-مشخصات بار و ترانسفورماتور در شبکه شکل (۶)

مشخصات بار

	۱	۲
نوع بار	یکسوساز دیودی سه تمام موج	یکسوساز دیودی تکفساز
(Ω) مقاومت بار	۲۰	۵۰
(mH) اندوکتانس بار	۷۰	۶۰
(μF) خازن موادی با بار	۲۰۰۰	۲۰۰
(Ω) مقاومت استابر دیود	۱	۱
(μF) خازن استابر دیود	۳۲	۳۲



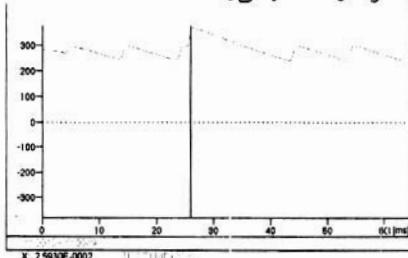
(a)



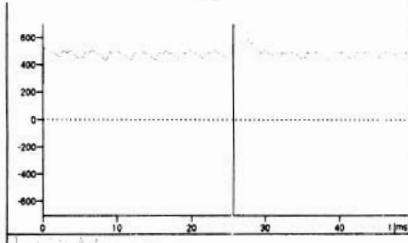
(b)

شکل (۶)-۶) ولتاز در سر بار در یکسوزا^ز تکفار
(b) ولتاز دوسر بار در یکسوزا^ز سه فاز

پس از نصب برقگیرها این اضافه ولتاز به $1/36$ پریونیت در یکسوزا^ز تکفار $1/46$ پریونیت در یکسوزا^ز سه فاز می‌رسد.



(a)



(b)

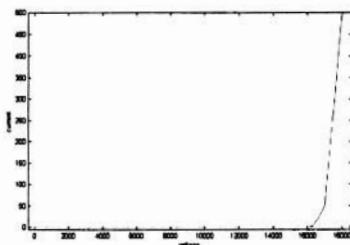
شکل (۷)-۷) ولتاز در سر بار در یکسوزا^ز تکفار پس از نصب برقگیر
در بس (b)، ولتاز دوسر بار در یکسوزا^ز سه فاز پس از نصب برقگیر در بس

مشخصات ترانسفورماتور	
قدرت ترانسفورماتور	۳۱۵KVA
اهداف اتصال کوتاه	٪۴
$\cos \phi_{sc}$	۰/۶
اتصال سیم پیچ ها در طرف ۲۰kV	مثلث
اتصال سیم پیچ ها در طرف ۱۰۰V	ستاره متغیر زمین شده

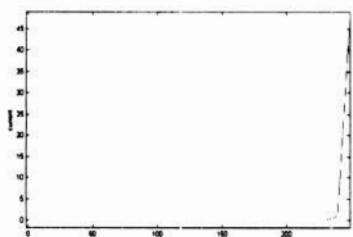
۴-۱-استفاده از برقگیر: [۱]

۴-۱-برای کاهش اضافه ولتازهای ناشی از کلیدزنی خازن در بس مربوط به خازن(باس)
(۲) برقگیر قرار می‌دهیم.

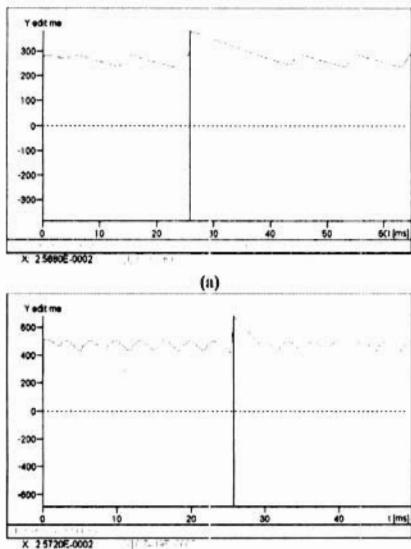
برای نشان دادن اثر برقگیربرقی ولتاز بار در یکسوزا^زهای تکفار و سه فاز تمام پل اشاره شده در جدول (۲)، یک برقگیر سه فاز با منحنی مشخصه شکل (۷) در بس ۲ نصب شده و نتایج شبیه‌سازی در شکل (۹) نشان داده شده است. همچنین در شکل (۸) ولتاز دو سر بار در هر دو نوع یکسوزا^ز بدون اعمال هیچکدام از روش‌های فوق آورده شده است. همانطور که از این شکل مشخص است میزان اضافه ولتاز بوجود آمده از کلیدزنی خازن در بس ۲ در یکسوزا^ز تکفار تقریباً $1/62$ پریونیت و در یکسوزا^ز سه فاز تقریباً $1/97$ پریونیت است.



شکل (۷)-مشخصه برقگیر



شکل(۱۱)- منحنی مشخصه برنگیر MOV که در طرف ۴۰۰۷
نردیک بار) نصب می شود

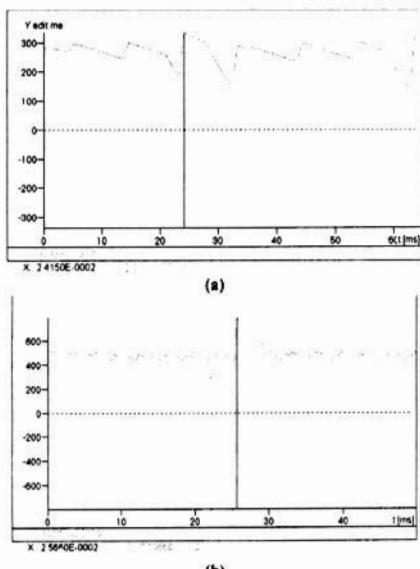


شکل(۱۲)-(a) ولتاژ دو سر بار در پیکوساز تکفاراز پس از نصب برنگیر در
طرف ۴۰۰۷(نردیک بار) (b)، ولتاژ دوسر بار در پیکوساز سه فازیس از
نصب برنگیر در طرف، ۴۰۰۷(نردیک بار)

۴-۱-۴-علاوه براینکه در باس ۲ (در طرف ۴۰۰۷) از برنگیر استفاده می کنیم در خروجی ترانسفورماتور (نردیک بار) نیز از برنگیرهای اشاره شده در بند ۴-۱-۳ استفاده می کنیم. نتایج شبیه سازی که در شکل (۱۲) آورده شده است نشان می دهد که میزان اضافه ولتاژ دو سر بار در پیکوساز تکفاراز ۱/۲۲ پریونیت و در پیکوساز سه فاز ۱/۲۰ پریونیت می باشد.

۴-۱-۲-در شبیه سازی دوم برنگیرها را روی بس ۳ قرار می دهیم. برنگیرها دارای همان مشخصه های بند ۴-۱-۱ هستند. با توجه به شکل موج ولتاژ هر کدام از دو نوع مصرف کننده که در شکل (۱۰) آورده شده است ملاحظه می شود که میزان اضافه ولتاژ دوسر بار در پیکوساز تکفاراز تقریبا ۱/۲۱ پریونیت و در پیکوساز سه فاز ۱/۶۵ پریونیت است.

۴-۱-۳-در بررسی دیگر برنگیرهای کوچک (metal oxide varistor) MOV در خروجی ترانسفورماتور ۲۰kv/۴۰۰۷ قرار می دهیم. منحنی مشخصه این برنگیرها در شکل (۱۱) نشان داده شده است. با توجه به شکل موج ولتاژ دو سر هر کدام از دو نوع مصرف کننده که در شکل (۱۲) آورده شده است دیده می شود که میزان اضافه ولتاژ دو سر بار در پیکوساز تکفاراز ۱/۳۹ پریونیت و در پیکوساز سه فاز ۱/۴۳ پریونیت است.



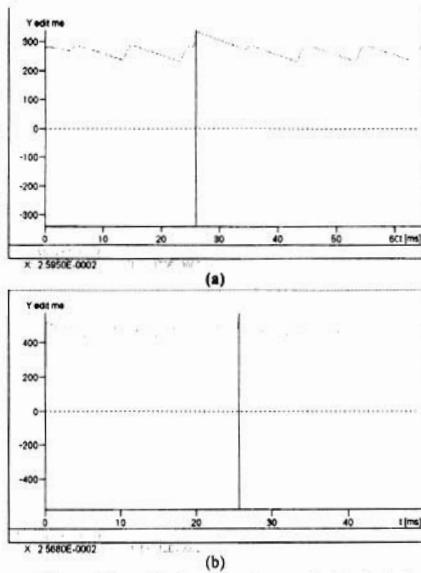
شکل (۱۰)-(a) ولتاژ دوسر بار در پیکوساز تکفاراز پس از نصب برنگیر
در بس ۳(b)، ولتاژ دوسر بار در پیکوساز سه فازیس از نصب برنگیر در بس ۳

منظور از کلیدزنی همزمان خازنها برقدار کردن خازنهای هرفاز در لحظه عبور از صفر ولتاژ آن فاز می‌باشد. در این روش اگر شارژ اولیه خازنها صفر باشد گذرای قابل ملاحظه ای پدید نخواهد آمد. در صورتی خازنها دارای شارژ اولیه باشند کلیدها باید زمانی بسته شوند که ولتاژ شبکه با شارژ اولیه خازنها برابر باشد. در شبکه نمونه شکل (۱) خازن C_1 باهمین روش کلیدزنی شده و نتایج آن در شکل (۱۴) نشان داده شده است.

جدول (۳)-خلاصه نتایج شبیه‌سازی های انجام شده با استفاده از برقگیر

	میزان اضافه ولتاژ در ولتاژ بار متصل به پکسوساز هفاز	میزان اضافه ولتاژ در ولتاژ بار متصل به پکسوساز هفاز
حالت صادی (بدون استفاده از برقگیر)	۱/۶۲	۱/۹۷
استفاده از برقگیر در بسیار 200 kV	۱/۳	۱/۶
استفاده از برقگیر در بسیار 400 kV	۱/۲۱	۱/۵
استفاده از برقگیر در خروجی ترانسفورماتور	۱/۳۹	۱/۴۳
استفاده از برقگیر در بسیار 200 kV و در خروجی ترانسفورماتور	۱/۲۲	۱/۴۰

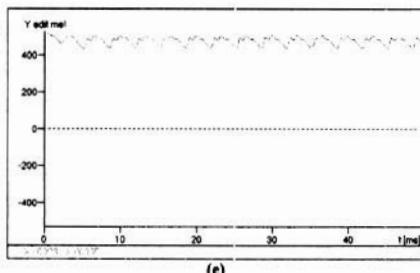
روش دیگر برای برقدار کردن همزمان خازنهایی که بصورت ستاره زمین نشده می‌باشند روش 5 میلی ثانیه می‌باشد. زمانی که ولتاژ دو فاز باهم مساوی هستند کلید مربوط به این دو فاز بسته می‌شود که مسلماً گذرای قابل ملاحظه‌ای نخواهد داشت. پس از 5 میلی ثانیه ولتاژ نقطه ستاره بانک خازنی برابر با متوسط ولتاژ دو فاز یعنی صفر خواهد بود که با ولتاژ فاز سوم نیز برابر است. بستن کلید فاز سوم در این لحظه نیز با گذرای مهم همراه نخواهد بود. این روش به شبکه نمونه شکل (۱) به منظور کلیدزنی خازن C_1 اعمال شده و نتیجه شبیه‌سازی در شکل (۱۵) آورده شده است.



شکل (۱۴)-(a) ولتاژ دو سر بار در پکسوساز تکلفاز پس از نصب برقگیر در طرف 200 kV (نیزدیک بار)، (b)، ولتاژ دوسر بار در پکسوساز سه فاز پس از نصب برقگیر در طرف 200 kV و 400 kV (نیزدیک بار)

نتایج حاصل از این شبیه‌سازی بینگراین است که استفاده از روش چهارم بیشترین کاهش را در اضافه ولتاژهای ناشی از کلیدزنی خازن ایجاد می‌کند اما باید توجه کرد که نصب برقگیر در طرف 20 kV کلولوت (در بسیار ۲) بر عهده شرکت برق می‌باشد در حالیکه نصب برقگیر در خروجی ترانسفورماتور (نیزدیک بار) بر عهده مصرف کننده می‌باشد. با این وجود شرکت برق موظف است برای ارائه یک ولتاژ سالم به مصرف کننده، در بسیار خازن برقگیر نصب نماید تا از وارد کردن خسارات احتمالی بر مصرف کننده در اثر کلیدزنی خازن جلوگیری نماید. در جدول (۳) خلاصه نتایج شبیه‌سازی های انجام شده با برقگیر آورده شده است.

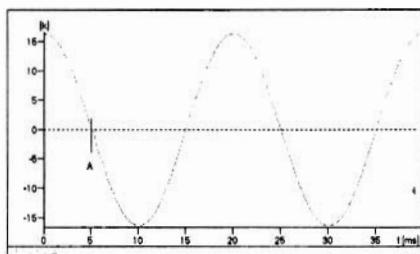
۴-۲-استفاده از کلیدزنی همزمان: [۵]



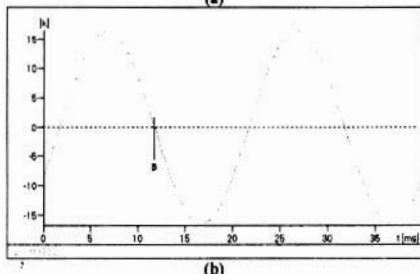
شکل (۱۴)-کلیدزنی همزمان خازن متصل به پاس ۲ در شبکه نمونه ۸

فاز C-خازن b-A-خازن C

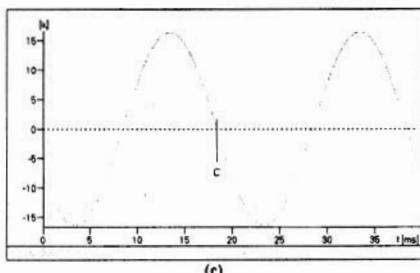
د-وکاژ پار در پکسواز تکمایز e-وکاژ پار در پکسواز سه فاز



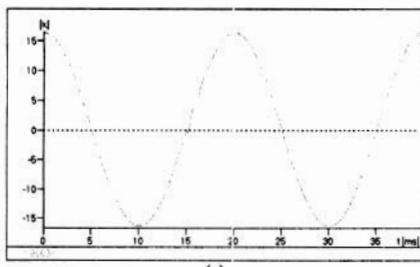
(a)



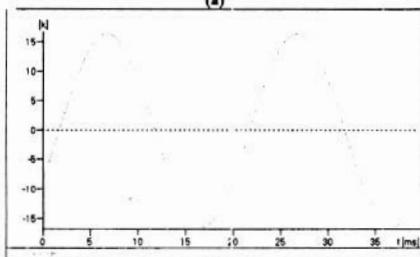
(b)



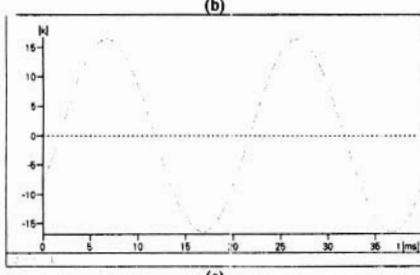
(c)



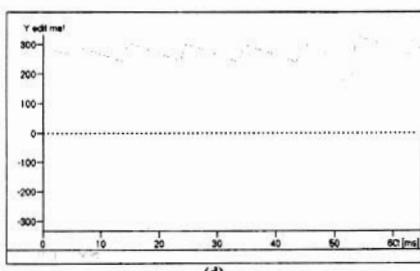
(a)



(b)



(c)



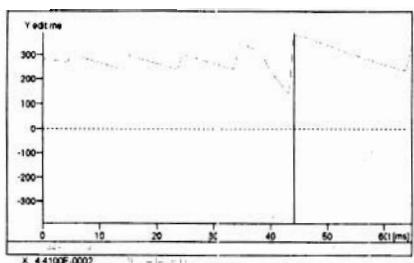
(d)

شکل (۱۵)-کلیدزنی همزمان خازن به روش گامی ثانیه متصل به پاس ۲ در

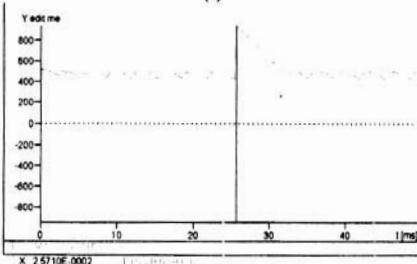
شبکه نمونه ۸-فاز C-خازن b-A-خازن C در شبکه شکل (۱)

۴-۳-استفاده از فیلترهای هارمونیکی:

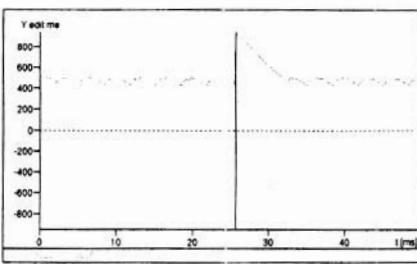
در این روش بجای استفاده از خازن تنها، از یک فیلتر که شامل سلف و خازن است استفاده می‌شود به گونه‌ای که این مجموعه علاوه بر این که در فرکانس قدرت توان را کمیرو را جبران می‌کند از بروز اضافه ولتاژهای ناشی از برقرار کردن خازن نیز جلوگیری می‌نماید. در شبکه نمونه شکل (۶) خازن متصل به پاس ۲ با مقادیر مختلف اندوکتانس سری شده و میزان اضافه ولتاژهای ناشی از کلیدزنی خازن در جدول (۴) آورده شده است همچنین شکل موج ولتاژ دو سر بار برای دو حالتی که اندوکتانس‌های $25mH$ و $75mH$ با خازن سری شده است برای هر دو نوع یکسوساز (تکفار و سه فاز) شبیه‌سازی شده و نتایج حاصله در شکل (۱۶) آورده شده است.



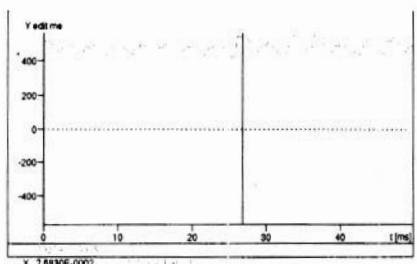
(c)



(d)

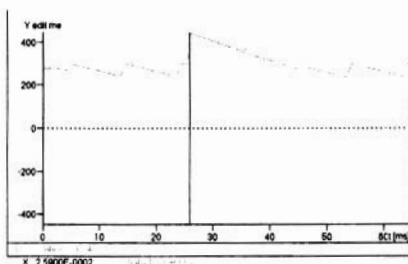


(e)

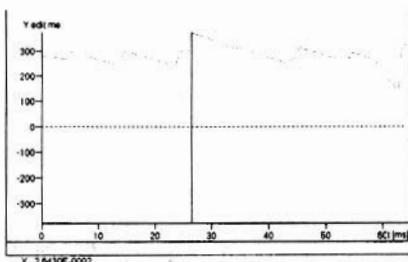


(f)

شکل (۱۶)-**(a)**-شکل موج ولتاژ دو سر بار در کلیدزنی خازن، خازن بدون اندوکتانس **(b)**-خازن سری با اندوکتانس 25 میلی هانزی **(c)**-خازن سری با اندوکتانس 75 میلی هانزی **(d)**-شکل موج ولتاژ دو سر بار در یکسوساز سه فاز در کلیدزنی خازن، خازن بدون اندوکتانس **(e)**-خازن سری با اندوکتانس 25 میلی هانزی **(f)**-خازن سری با اندوکتانس 75 میلی هانزی



(a)



(b)

استفاده از برقگیر و فیلتر های هارمونیکی، اضافه ولتاژها را به میزان قابل توجهی کاهش می دهد همانطور که از جداول ۳ و ۴ مشخص است استفاده از فیلتر بجای خازن میزان اضافه ولتاژ را در خروجی یکسوساز سه فاز به ۱/۱۷ پریونیت می رساند در حالیکه در یکسوساز تکفار کمترین مقدار اضافه ولتاژ ۱/۲۵ پریونیت خواهد بود.

با استفاده از برقگیر حداقل اضافه ولتاژ در خروجی یکسوساز تکفار ۱/۲۲ پریونیت و در خروجی یکسوساز سه فاز ۱/۲۰ پریونیت خواهد بود که در نتیجه استفاده از برقگیر برای برای یکسوساز سه فاز مناسب خواهد بود اما برای یکسوساز تکفار کافی نیست. از ترکیب روش سوم بند ۴-۴ مقاله (استفاده از برقگیر کوچک MOV در خروجی ترانسفورماتور) و بند ۴-۳ (استفاده از فیلتر هارمونیکی) میزان اضافه ولتاژ در خروجی یکسوساز تکفار به ۱/۱۶ پریونیت می رسد که ترکیب این دو روش برای کاهش اضافه ولتاژ در یکسوساز تکفار مناسب خواهد بود.

همانطور که قبل از نیز اشاره شد نصب فیلتر های هارمونیکی به جای خازن وظیفه شرکت برق می باشد اما اضافه کردن برقگیر در خروجی ترانسفورماتور بر عهده مصرف کننده است.

۶-مراجع:

1-Thomas E.Grebe "Application of distribution system capacitor banks and their impact on power quality", Conference paper of IEEE, 1995, pp.c3-1-c3-6

2-Surya Santoso,Mack Grady,Edward J.Powers,Jeff Lamoree and C.Bhatt , "Characterization of Distribution Power Quality Event with Fourier and Wavelet

همانطور که از شکلهای فوق مشخص است با افزایش اندوکتانس ، میزان اضافه ولتاژ های پدید آمده در ولتاژ بار هر دو نوع یکسوساز به میزان قابل توجهی کاهش می یابد. با این وجود باید دقت کرد که رزونانس سلف با خازن باعث تعویت برخی هارمونیکهای خاص نگردد. همچنین میزان اندوکتانس به اندازه ای نباشد که فیلتر در فرکانس قدرت بجای جبران توان راکتیو ، مصرف کننده آن باشد.

جدول (۱) میزان اضافه ولتاژ های بوجود آمده در دوسر بار در یکسوساز تکفار و سه فاز زمانی که از فیلتر به جای خازن استفاده شود.

اندوکتانس (میلی هانتری)	میزان اضافه ولتاژ دو سه بار در یکسوساز تکفار (پریونیت)	میزان اضافه ولتاژ دو سه فاز (پریونیت)
۱۰	۱/۴۱	۱/۷۹
۲۰	۱/۴۱	۱/۶۹
۳۰	۱/۳۰	۱/۵۰
۴۰	۱/۲۵	۱/۴۵
۵۰	۱/۲۶	۱/۴۸
۶۰	۱/۲۰	۱/۴۲
۷۰	۱/۱۷	۱/۳۸
۸۰	۱/۱۰	۱/۳۸
۹۰	۱/۱۰	۱/۳۸
۱۰۰	۱/۱۷	۱/۱۷

۵-نتیجه گیری:

در این مقاله سه روش برای کاستن از اضافه ولتاژ های ناشی از کلیدزنی خازن ارائه گردید. با توجه به نتایج بدست آمده از شبیه سازی ها، استفاده از کلید سنکرون برای برقدار کردن بانکهای خازنی بهترین راه حل می باشد چرا که هیچگونه اضافه ولتاژ در شبکه ایجاد نمی گردد. اما بدلیل گسترش شبکه قدرت و افزایش استفاده از بانکهای خازنی و همچنین قیمت بالای این کلید ها باز لحاظ اقتصادی استفاده از این روش برای تمامی بانکهای خازنی مناسب نخواهد بود.

Transforms”, IEEE transaction on power delivery, Vol.15, No.1, January 2000, pp.247-254

3- Philip K.S. Lim, Thomas E. Wyatt and Clarence W. Woodell, “Power Quality Considerations for installing Sensitive Electronics Equipment-A Utility’s Prespective”, IEEE conference 1997

4-Surya Santoso, Mack Grady, Edward J. Powers, Jeff Lamoree and Siddharth C. Bhatt “A Scalable PQ Event Identification system”, IEEE Transaction on Power Delivery, Vol.15, No.2, April 2000, pp.738-743

5-Emmanouil Styvaktakis, Math H.J, Bollen, Irene Y.H. Gu “Classification of power system transients : synchronized switching”, IEEE conference 2000

6-Wu Jun, Tapab Kumar Saha, “Simulation of power Quality Problems on a University Distribution System”, IEEE conference 2000

7-Roger C. Dugan, Mark F. McGranahan, H. Wayne Beaty “Electrical Power System Quality”,

۸- هاشم علیپور، گشوارگ قره پتیان، ”بررسی حالات گذرا توسط EMTP“، چاپ اول، مرکز نشر دانشگاه صنعتی امیرکبیر، ۱۳۷۸،